Pontificia Universidad Católica Madre Y Maestra

Campus Santiago

Facultad de Ciencias de la Ingeniería

Departamento de Ingeniería de Sistemas y Computación



Arquitectura Computacional

ST-ISC-359-T-001

Reporte Práctica #2, T2

*“Buffers”*

*Presentado por:*

Ing. Eric T. Núñez Chaves

*Matricula:*

2014-1329

A:

Ing. Álvaro A. Reyes P*.*

En fecha:

14 de Octubre del 2016

Índice

[Introducción 2](#_Toc462418996)

[Diagrama de flujo 3](#_Toc462418997)

# Introducción

En el siguiente reporte se tratará el manejo de buffers en lenguaje ensamblador, así como el uso de los diferentes registros del x86 para poder trabajar con ellos, al fin de alcanzar los objetivos especificados en esta práctica.

# 

# Diagrama de flujo

